University	Valahia University of Targoviste			
Faculty	Faculty of Electrical Engineering. Electronics, and Information Technology			
Department	Department of Electronics. Telecommunications and Energy Engineering			
Rank in personal				
establishment	14			
Role	Associate Professor			
	- Information transmission theory			
	- SPICE 1 models			
	- SPICE 2 models / CAD techniques in the production of electronic			
Subjects in the	modules			
curriculum	Linear electronic circuite 1/ Electronic 1			
	Linear electronic circuits 1/ Electronic 1			
	- Linear electronic circuits 2/ Electronic 2			
	- Fundamental electronic circuits			
Scientific Field	Electronic engineering, telecommunications, and information technologies			
	Associate Professor, position 14, subjects:			
	- Information transmission theory – 2 hours course, week (semester 1).			
	- SPICE 1 models – 2 hours course, week (semester 2).			
	- SPICE 2 models / CAD techniques in the production of electronic			
	modules -2 hours course, week (semester 2).			
Job Description	- Linear electronic circuits 1 / Electronic $1 - 2$ hours course, week (semester			
	1).			
	- Linear electronic circuits 2 / Electronic $2 - 2$ hours course, week (semester			
	2).			
	- Fundamental electronic circuits – 2 hours course, week / 2 hours seminar,			
	week (semester 1);			
	- course and laboratory activities, according to the rank in personal			
	establishment;			
	- research activities;			
	- coordination of Graduation Projects and Dissertation Thesis;			
	- participation in Graduation and Dissertation Commissions;			
Tasks / related	- member of Admission Board;			
activities	- tutorial and consultation activities;			
	- guidance of student scientific activities;			
	- member of councils and boards in the interest of education:			
	- member of other didactic, practical and scientific research activities			
	registered in educational framework:			
	- participation in other activities requested by superiors.			
The minimum salary	7.050 RON Associate Professor			
	- April 10, 2025 - August 18, 2025 - Registration of candidates with			
	the commission's resolution regarding the fulfillment of the			
	standards and the aninion of the Legal Office			
	standards and the opinion of the Legal Office			
	- April 10, 2025 – May 30, 2025 - Establishment of competition			
	committees and appeals committees, validation in the Board of			
	Directors and the Senate			
Competition Program	- in max. 48 hours from its issuance, but with min. 5 working days			
Competition Program	before the first test - Informing the candidate by the Legal Office			
	regarding the fulfillment of the legal conditions for submission to			
	the competition			
	- August 25 2025 - Display of the list of candidates with admitted			
	files			
	August 25 2025 Dublication on the such many of the			
	- August 23, 2023 - Publication on the web page of the			
	announcement regarding the day, time and place of the			

	competition tests, the CV and the verification sheet for meeting
	the minimum standards, for each candidate
	- August 25, 2025 - Transmission of candidate files, with the
	approval of the Legal Office to the members of the competition
	approval of the Legal Office, to the memoers of the competition
	commissions
	- September $2 - 8$, 2025 - Conducting the competition tests. Report
	of the chairman of the competition committee
	Sentember 9, 2025 Publication of the contest result on the web
	- September 7, 2025 - I ubication of the contest result on the web
	page
	- September 10 – 12, 2025 - Submission of appeals
	- September 15, 2025 - Resolution of appeals
	- September 16, 2025 - Approval of the report on the competition
	- September 10, 2023 - Approval of the report on the competition
	by the faculty council
	- September $17 - 19$, 2025 - Validation of the competition results
	by the Administrative Council: Approval of the report on the
	competition by the LIV Senate
	Out the 1 2025 Associate and to the next her the factories of the
	- October 1, 2025 - Appointment to the post by the decision of the
	rector
Date of the	
announcement	
publication in the	Official Monitor of Romania, no. 93/April 28, 2025, Part III.
Official Monitor	
	Tonics
	1 Information transmission theory
	1. Information transmission theory
	- Daniela Colțuc, Note de curs și Aplicații, Valahia University Press
	- Târgoviște, 2015, ISBN 978-606-603-137-0
	- Ruslan L. Stratonovich, Theory of Information and its Value, Springer,
	2020.
	- Dobrescu R. Transmiterea Datelor Editura Academiei Romane
	Bucuresti 2005
	Debugger D. Informatic si transmisic de data Lit IDD 1002
	- Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992.
	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și
	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983.
	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și
	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicatiilor, Editura Academiei Romane, București, 1998.
	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu Teoria Transmiterii Informației Editura "Gh
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi" Iași 2001
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001.
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001.
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. 2. SPICE 1 models
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoș, Dan Constantin Puchianu, Proiectare în
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoș, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606-
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoș, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, I
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, ISBN 978-606-603-140-0, 2015
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, ISBN 978-606-603-140-0, 2015 E. St. Lakatos, N. Olariu, D. Ct. Puchianu, Dispozitive și circuite
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, ISBN 978-606-603-140-0, 2015 E. Șt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive și circuite electronice. Modelare și simulare Ed AGIR București 2010
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, ISBN 978-606-603-140-0, 2015 E. Șt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive și circuite electronice. Modelare și simulare, Ed. AGIR, București, 2010. D. Sachelarie G. Preduscă H.G. Coandă Probleme fundamentale de
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică și Pedagogică, București, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, București, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iași, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgoviște, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare și simulare în SPICE. Manual de laborator, Valahia University Press, Târgoviște, ISBN 978-606-603-140-0, 2015 E. Șt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive și circuite electronice. Modelare și simulare, Ed. AGIR, București, 2010. D. Sachelarie, G. Preduşcă, H.G. Coandă, Probleme fundamentale de microelectronică Ed Matrix Rom Pucurești 2004
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică şi Pedagogică, Bucureşti, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației şi a Comunicațiilor, Editura Academiei Romane, Bucureşti, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iaşi, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgovişte, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare şi simulare în SPICE. Manual de laborator, Valahia University Press, Târgovişte, ISBN 978-606-603-140-0, 2015 E. Şt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive şi circuite electronice. Modelare şi simulare, Ed. AGIR, Bucureşti, 2010. D. Sachelarie, G. Preduşcă, H.G. Coandă, Probleme fundamentale de microelectronică, Ed. MatrixRom, Bucureşti, 2004.
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică şi Pedagogică, Bucureşti, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației şi a Comunicațiilor, Editura Academiei Romane, Bucureşti, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iaşi, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgovişte, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare şi simulare în SPICE. Manual de laborator, Valahia University Press, Târgovişte, ISBN 978-606-603-140-0, 2015 E. Şt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive şi circuite electronice. Modelare şi simulare, Ed. AGIR, Bucureşti, 2010. D. Sachelarie, G. Preduşcă, H.G. Coandă, Probleme fundamentale de microelectronică, Ed. MatrixRom, Bucureşti, 2004. Gh. Brezeanu, Gh. Dillimot, F. Mitu, F. Drăghici, Probleme de
Scope of Exam Topics	 Dobrescu R., Informatie si transmisie de date, Lit.IPB, 1992. Al. Spătaru, Teoria Transmisiunii Informației, Editura Didactică şi Pedagogică, Bucureşti, 1983. A.T. Murgan, Principiile Teoriei Informației în Ingineria Informației și a Comunicațiilor, Editura Academiei Romane, Bucureşti, 1998. Valeriu Munteanu, Teoria Transmiterii Informației, Editura "Gh. Asachi", Iaşi, 2001. SPICE 1 models Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Proiectare în microelectronică, Valahia University Press, Târgovişte, ISBN 978-606- 603-179-0, 2017 Eugen Ștefan Lakatoş, Dan Constantin Puchianu, Modelare şi simulare în SPICE. Manual de laborator, Valahia University Press, Târgovişte, ISBN 978-606-603-140-0, 2015 E. Şt. Lakatoş, N. Olariu, D. Ct. Puchianu, Dispozitive şi circuite electronice. Modelare şi simulare, Ed. AGIR, Bucureşti, 2010. D. Sachelarie, G. Preduşcă, H.G. Coandă, Probleme fundamentale de microelectronică, Ed. MatrixRom, Bucureşti, 2004. Gh. Brezeanu, Gh. Dilimot, F. Mitu, F. Drăghici, Probleme de dispozitive şi circuite electronice, Ed. IT Grup, Bucureşti, 2002.

-	 Sofron, D. Steriu, A. Silard, M. Bodea, M. Ionescu, R. Dragomir, Dispozitive şi circuite electronice - Probleme, Ed. Didactică şi Pedagogică, Bucureşti, 1982. N. Cupcea, Dispozitive şi circuite electronice - Tehnica impulsurilor şi circuite de comutatie – îndrumar de laborator, Litografia UPB, Bucureşti,1990. D. Dascălu, Gh. Ștefan, Gh. Brezeanu, A. Rusu, M. Profirescu, E. Sofron, D. Steriu, A. Silard, M. Bodea, M. Ionescu, R. Dragomir, Dispozitive şi circuite electronice - Probleme, Ed. Didactică şi Pedagogică, Bucureşti, 1982. Th. Dănilă, E. Andrei, Dispozitive şi circuite electronice - probleme, Litografia UPB, Bucureşti, 1988.
3.	SPICE 2 models / CAD techniques in the production of electronic modules
-	Eugen Șt. Lakatoș, Dan Ct. Puchianu, Proiectare în microelectronică,
-	Ed. Valahia University Press, 2017 Eugen St. Lakatos, Dan Ct, Puchianu, Modelare și simulare în SPICE –
	Manual de laborator, Ed. Valahia University Press, 2015
-	electronice. Modelare și simulare, Ed. AGIR, București, 2010.
-	E. Şt. Lakatoş, Dispozitive semiconductoare fundamentale, Ed. AGIR, Bucuresti 2008
-	Lakatoş E. Şt., Puchianu D. C., Modelare şi simulare în SPICE, Ed.
-	Printech, București, 2005. D. Sachelarie, Bazele dispozitivelor semiconductoare, Ed. MatrixRom,
	București, 2003.
-	Gray P. R., Meyer R. G., Circuite integrate analogice – analiză și
	proiectare, Ed. Tehnică, București, 1997. Vladimiracul A., Spice, Ed. Tehnică, București, 1999
-	Gordon W. R., Sedra A. S., Spice, Oxford University Press, New York, 1997.
-	Forty D. P., MOSFET modeling with SPICE: principles and practice,
	Flenuce Han, New Jersey, 1997.
4.	Linear electronic circuits 1 / Electronic 1 Sachelarie D Bazele dispozitivelor semiconductoare Editura
	MatrixROM, București, 2003.
-	Sachelarie D., Preduşcă G., G.A.Stanciu, S.G.Stanciu, Tunneling at emitter periphery in silicon nitride passivated InP/InGaAs HBTs. Proc.
	IEEE 20th Indium Phosphide and Related Materials Conference, 25-29
	May 2008, Versailles – France, IEEE Catalog Number: CFP08IIP- CDR, ISBN: 978-1-4244-2259-3, ISSN:1092-8669; DOI:
	10.1109/ICIPRM.2008.4703001 pp.1-4;
-	Sachelarie D., Preduşcă G., Analytical Model for Collector Current Gummel Plots of
-	Heterojunction Bipolar Transistors, 7th Spanish Conference on
	Electron Devices, Santiago de Compostela, Spain, feb. 11-13, 2009; ISBN 978-1-4244-2838-0, pp.100-103, DOI:
	10.1109/SCED.2009.4800440
-	Tunneling Energy at InP/InGaAs Heterojunction Bipolar Transistors,
	25th Symposion on Microelectronics Technology and devices (SBMicro 2010), Sao Paulo (Sampa), Brazil, sep. 6-9, 2010; ECS

	Transactions, Volume 31, Issue 1, ISSN 1938-5862, pp.341-348
-	C. Fluieraru, G. Predusca, Deep level transient spectroscopy method
	using Matlab, The Scientific Bulletin of Electrical Engineering Faculty
	(SBEEF 2015), No.3, Editura Bibliotheca, Târgoviște, 2015, ISSN
	1843-6188, e-ISSN 2286-2455, pp.5-10.
-	Massimo Rudan, Physics of semiconductor devices, Springer, 2015.
-	Thomas Schubert Jr., Ernest Kim, Fundamentals of electronics: book 1
	- electronic devices and circuit applications, Morgan & Claypool
	Publishers, 2015.
-	Independently published 2017
	Niccolo Binaldi, Michael Schroter, Silicon germanium heteroiunction
-	hipolar transistors for mm-wave systems: technology modeling and
	circuit applications. River Publishers, 2018.
-	J.M. Fiore – Semiconductor devices: theory and application, ebook.
	2019.
-	Tibo Grasser, Noise in nanoscale semiconductor devices, Springer,
	2020.
5.	Linear electronic circuits 2 / Electronic 2
-	Eugen Ștefan Lakatoș, Dan Constantin Puchianu, Proiectare în
	microelectronică, Valahia University Press, Târgoviște, ISBN 978-606-
	603-179-0, 2017
-	Eugen Ștefan Lakatos, Dan Constanțin Puchianu, Modelare și simulare
	in SPICE. Manual de laborator, valania University Press, Targoviște,
	ISBN 978-000-003-140-0, 2013 E. St. Lakatos, N. Olariu, D. Ct. Buchianu, Dispozitiva și circuita
-	electronice Modelare si simulare Ed AGIR Bucuresti 2010
-	E St Lakatos Dispozitive semiconductoare fundamentale. Ed AGIR
	Bucuresti, 2008.
-	D. Sachelarie, Bazele dispozitivelor semiconductoare, Ed. MatrixRom,
	București, 2003.
-	6. Gh. Brezeanu, Circuite electronice, Ed. Albastră, Cluj-Napoca, 2000.
-	Gh. Brezeanu, F. Drăghici, F. Mitu, Gh. Dilimot, Circuite electronice
	fundamentale, Ed. IT Grup, București, 2005.
-	P. R. Gray, R. G. Mayer, Circuite integrate analogice – Analiza si
	proiectare, Ed. Tehnică, București, 1997.
-	D. Dascălu, A. Rusu, M. Profirescu, I. Costea, Dispozitive și circuite
	electronice, Ed. Didactica și Pedagogica, București, 1982.
6	Fundamental electronic circuits
<i>u</i> .	Fugen Stefan Lakatos Dan Constantin Puchianu Projectare în
	microelectronică. Valahia University Press. Târgoviste, ISBN 978-606-
	603-179-0, 2017
-	Eugen Stefan Lakatos, Dan Constantin Puchianu, Modelare și simulare
	în SPICE. Manual de laborator, Valahia University Press, Târgoviște,
	ISBN 978-606-603-140-0, 2015
-	E. Șt. Lakatoș, N. Olariu, D. Ct. Puchianu, Dispozitive și circuite
	electronice. Modelare și simulare, Ed. AGIR, București, 2010.
-	E. Șt. Lakatoș, Dispozitive semiconductoare fundamentale, Ed. AGIR,
	București, 2008. D. Sachalania, Dagala dispozitivalar anniar dustana Ed. Mateiz Daga
-	D. Sachelarie, Dazele dispozitivelor semiconductoare, Ed. MatrixKom, Bucuresti 2003
_	6 Gh Brezeanu Circuite electronice Ed Albactră Clui-Nanoca 2000
	Gh Brezeanu F Drăghici F Mitu Gh Dilimot Circuite electronice
	Sa. Dieleuna, 1. Diagnet, 1. mita, Sa. Dinniet, Cheune electromete

	fundamentale Ed. IT Grun Bucuresti 2005
	- P. R. Grav, R. G. Mayer, Circuite integrate analogice – Analiza si
	projectare Ed Tehnică Bucuresti 1997
	2 D. Dascălu, A. Rusu, M. Profirescu, I. Costea, Dispozitive și circuite
	electronice Ed Didactică și Pedagogică București 1982
	- Dav: Sentember 4 2025
	- Hour: 11:00
Lecture (day, hour,	- Location: Valahia University of Targoviste Faculty of Electrical
location)	Engineering Electronics and Information Technology building A
	Classroom 101
Description of the	A lecture in which the candidate shall present his most significant
competition procedure	professional achievements and his plan for university career development.
A	1. The exam application, signed by the candidate, which includes: a
	declaration of own responsibility regarding the veracity of the
	information presented in the file and the Commission's resolution
	regarding the information in the verification of the fulfilment of
	standards for the exam application (with the signatures of the
	members) (<u>Document No. 1</u>)
	2. The proposal for the development of the university career regarding
	scientific activities and teaching skills, for candidates for teaching
	positions, and, respectively, scientific activities and research skills, for
	candidates for research positions; the proposal that is written by the
	candidate, comprises a maximum of 10 pages and is one of the main
	criteria for assessing candidates (Document No. 2).
	5. The candidate's curriculum vitae in printed and electronic format. The
	candidate's Europass curriculum vitae must include:
	- information about the academic studies and diplomas obtained.
	- information about professional experience and relevant previous
	Jobs.
	- information about research and development projects led as project
List of Documents	manager and grants obtained, if there are such projects or grants,
	indicating for each the source of funding, the amount of funding,
	and the main publications of patents resulted.
	- information about awards or other recognitions of the candidate's
	scientific contributions (<u>Document No. 5</u>).
	4 The candidate's list of publications in printed and electronic format. The
	complete list of the candidate's publications will be structured as follows:
	- the list of up to 10 publications considered by the candidate to be
	the most relevant for the field of the disciplines of the position for
	which the candidate is applying.
	- the doctoral thesis or theses.
	- invention patents and other titles of industrial property.
	- books and chapters in books.
	- full-length articles/studies published in the main international
	scientific journals.
	- full-length publications, within the main international conferences
	in the field.
	- other scientific works and contributions or, if applicable, in the
	field of artistic creation (<u>Document No. 4</u>).
	5. The university standards verification form for competition is available in

	both printed and electronic format, the standard format of which is provided in the university's methodology. The candidate completes and signs the university standards verification form (Document No. 5).
б.	Documents regarding the possession of a doctoral diploma/proof of enrollment in a doctoral study program, without exceeding the maximum study period, including acceptable extensions according to the law: the notarized copy of the doctoral diploma and, if the original doctoral diploma is not recognized in Romania, the certificate of recognition or equivalence (Document No. 6).
7.	The summary, in Romanian and in an international language, of the doctoral thesis, on a maximum of one page for each language (Document No. 7).
8.	Candidate's Self-Declaration of Incompatibility status in accordance with the Higher Education Law No. 199/2023, with subsequent amendments and completions, including any incompatibility situations that would arise upon winning the competition, or the absence of such incompatibility situations (Document No. 8).
9.	Notarized copies of other diplomas certifying the candidate's studies (<u>Document No. 9</u>).
10.	A copy of the identity card or, if the candidate does not have an identity card, the passport or another identity document issued for a purpose equivalent to the identity card or passport (<u>Document No. 10</u>).
11.	If the candidate has changed the name, copies of documents certifying the name change - marriage certificate or proof of name change (Document No. 11).
12.	Up to 10 of the candidate's publications, patents, or other works, in electronic format, selected by the candidate and considered to be the most relevant for their professional achievements (<u>Document No. 12</u>).
13.	Candidates for the positions of associate professor or scientific researcher grade II must include in the competition file at least three recommendation letters from personalities in the respective field, from the country or abroad, outside the higher education institution whose position is being contested, who have agreed to write these recommendation letters regarding the candidate's professional qualities. Candidates for the positions of full professor or scientific researcher grade I must include in the competition file at least three recommendation letters from personalities in the respective field from abroad, who have agreed to write these recommendation letters for personalities in the respective field from abroad, who have agreed to write these recommendation letters regarding the candidate's professional qualities. In the case of scientific fields with a Romanian specific, the recommendation letters for candidates for the positions of professor or scientific researcher grade I may also come from personalities in the respective field from Romania, outside the higher education institution whose position is being contested (Document No. 13).
14.	Criminal record certificate.

	15. Certificate of behavioural integrity.
	16. Medical certificate issued on a specific form adopted by joint order of the Minister of Education and the Minister of Health.
	17. Medical opinion for the practice of teaching, issued in accordance with the provisions of the joint order of the Minister of Education and the Minister of Health.
	18. Habilitation certificate, only for the position of professor
	19. Copy of the habilitation certificate/order regarding the granting of the status of doctoral supervisor
	20. Copy of the certificate/attestation of the Psychopedagogical Module
	21. Receipt for the competition registration fee.
The application form is sent to the address of	Valahia University of Targoviste Registry Sinaia Alley, no. 13, Targoviste, Dambovita, Romania, 130004.

Dean, Associate Professor PhD. Eng. Nicoleta ANGELESCU